

Henrique Domiciano Osinski

Desenvolvedor

📞 +55 41 997818113
✉️ henriquedomiciano@yahoo.com

EDUCAÇÃO

UFPR- Universidade Federal do Paraná Curitiba, Brasil
Bacharelado, Engenharia Elétrica 2018 – 2023

EXPERIÊNCIA

Mobi7/localiza Curitiba, Brasil
Desenvolvedor de Hardware I 2023– Atualmente

- Desenvolvimento de interfaces de engenharia reversa de API com a operadora Claro, para gestão de 550 mil linhas.
- Análise de dados para telemetria automotiva e automatização de análise para homologação de Hardware e Firmware, em 7 modelos diferentes de Hardware de telemetria.
- Construção utilizando SQL, Python, Bash e uso de cron jobs de serviços automatizados de análise de dados para telemetria automotiva, envolvendo mais de 460 mil veículos conectados.
- Trabalho com metodologias ágeis baseada no scrum
- Validação e processo de atualização de dispositivos para APN privada em mais de 400 mil equipamentos conectados.
- Construção de automatização de processo de instalação para mais de 40 mil dispositivos com leitura indutiva de barramento CAN.

Mobi7/Localiza Curitiba, Brasil
Estagiário de desenvolvimento de Hardware 2021 – 2023

- Homologação de aplicações Bluetooth na camada de Hardware, para solução de abertura de portas automatizada.
- Desenvolvimento de manuais de instalação para rede técnica, em mais de 50 modelos de veículos.
- Desenvolvimento de solução embarcada para comunicação em rede privada, para 303 mil dispositivos.
- Análise de dados para telemetria automotiva.

SKILLS

🔗 Python · C/C++ · Rust
Office · Git · Linux
· \LaTeX · Bash · AWS · SQL · NoSQL
🌐 English · Avançado
Portuguese · Nativo
Spanish · Avançado

OUTROS INTERESSES

TECHNOLOGY Automação
Aprendizado de maquina
SOFT SKILLS Trabalho em equipe
Iniciativa
Curiosidade

PROJETOS E LINKS

Kaggle
Github
2020-2024 Coincrypt
Paper SEMicro-PR

GICS

Estudante/Pesquisador

Curitiba, Brasil

2019 – 2020

- Desenvolvimento de algoritmo de contagem de veículos em VHDL.
- Desenvolvimento de algoritmos de processamento de imagem em baixo, médio e alto nível em VHDL.